



KARTA OPISU PRZEDMIOTU - SYLABUS

Nazwa przedmiotu

Programowalne układy elektroniczne [S1Elmob1>PO4-PUE]

Przedmiot

Kierunek studiów
Elektromobilność

Rok/Semestr
3/5

Studia w zakresie (specjalność)
–

Profil studiów
ogólnoakademicki

Poziom studiów
pierwszego stopnia

Język oferowanego przedmiotu
polski

Forma studiów
stacjonarne

Wymagalność
obieralny

Liczba godzin

Wykład
15

Laboratorium
15

Inne
0

Ćwiczenia
0

Projekty/seminaria
0

Liczba punktów ECTS

2,00

Koordynatorzy

dr inż. Dariusz Janiszewski
dariusz.janiszewski@put.poznan.pl

Wykładowcy

Wymagania wstępne

Znajomość podstaw programowania w językach wyższych poziomów, znajomość podstaw techniki cyfrowej i przetwarzania sygnałów.

Cel przedmiotu

Celem przedmiotu jest poznanie budowy, metod programowania i typowych zastosowań układów logiki programowalnej (ang. Programmable Logic Devices). Celem zajęć prowadzonych w ramach wykładu jest nauczenie studenta wykorzystania języka opisu sprzętu, na przykładzie języka VHDL, do projektowania układów cyfrowych i ich wykorzystanie w sterowaniu szybkich układów automatyki. Przedstawiane są podstawy języka opisu sprzętu, jak i złożone systemy cyfrowe. W laboratorium studenci zapoznają się z komercyjnym pakietem Intel Quartus i Xilinx Vivado, które pozwala stworzyć projekt układu cyfrowego, wykonać jego symulację behawioralną i czasową, a także syntezę, implementację do struktury programowalnej. Student po zakończeniu kształcenia powinien potrafić projektować i programować systemy automatyki z cyfrowymi układami programowalnymi.

Przedmiotowe efekty uczenia się

Wiedza:

Ma uporządkowaną i podbudowaną teoretycznie wiedzę ogólną w zakresie kluczowych dla obszaru elektromobilności zagadnień informatyki, w tym programowania oraz wykorzystania narzędzi informatycznych w modelowaniu, symulacji i projektowaniu

Umiejętności:

Potrafi korzystać ze źródeł literaturowych, integrować pozyskane informacje, oceniać je oraz dokonywać ich interpretacji i wyciągać wnioski, w celu rozwiązania złożonych i nietypowych problemów w obszarze elektromobilności

Potrafi posłużyć się właściwie dobranymi metodami i narzędziami, w tym zaawansowanymi technikami informacyjno-komunikacyjnymi, a także opracować proste aplikacje, w celu przeprowadzenia symulacji, analizy i projektowania układów właściwych dla kierunku studiów

Na podstawie dokumentacji technicznej, przy użyciu właściwych metod, narzędzi i materiałów, potrafi wykonać i uruchomić typowe układy oraz urządzenia elektryczne i elektroniczne stosowane w elektromobilności

Kompetencje społeczne:

Rozumie znaczenie podnoszenia kompetencji zawodowych, osobistych i społecznych; ma świadomość, że wiedza i umiejętności w obszarze elektromobilności szybko ewoluują

Rozumie znaczenie wiedzy w rozwiązywaniu problemów z zakresu elektromobilności; jest świadomy konieczności wykorzystania wiedzy ekspertów podczas rozwiązywania zadań inżynierskich w zakresie wykraczającym poza własne kompetencje

Metody weryfikacji efektów uczenia się i kryteria oceny

Efekty uczenia się przedstawione wyżej weryfikowane są w następujący sposób:

Egzamin końcowy w postaci przedstawienia rozwiązania problemu realizowanego na zajęciach laboratoryjnych, dodatkowa ocena postępów na zajęciach laboratoryjnych

Treści programowe

Klasyfikacja i obszar zastosowań elektronicznych układów programowalnych.

Wybrane elementy programowalne takich producentów jak Intel, Xilinx.

Składowe elementy funkcyjne układów PAL, GAL, PLD, CPLD, FPGA.

Metodyka programowania układów cyfrowych.

Podstawy programowania układów cyfrowych w języku VHDL.

Elementy złożone języka VHDL i bibliotek.

Elementy szybkiego przetwarzania sygnałów na styku techniki cyfrowej i analogowej (w tym przetworniki AD/DA, detektory czasu/opóźnienia/fazy, linie transmisyjne)

Ćwiczenia laboratoryjne ilustrują zagadnienia omawiane na wykładach, a koncentrują się głównie na rozwiązywaniu problemów technicznych i programistycznych.

Tematyka zajęć

brak

Metody dydaktyczne

Wykład: tablicowo-multimedialny z elementami eksperymentów sprzętowych

Laboratorium: Eksperymenty na stanowiskach laboratoryjnych, opracowanie końcowe wybranego problemu

Literatura

Podstawowa:

M. Zwoliński: Projektowanie układów cyfrowych z wykorzystaniem języka VHDL.

K.L. Short, VHDL for engineers

Uzupełniająca:

T. Łuba, B. Zbierchowski: Komputerowe projektowanie układów cyfrowych.

K. Skahill, VHDL language

J. Kalisz (red.): Język VHDL w praktyce.

Bilans nakładu pracy przeciętnego studenta

	Godzin	ECTS
Łączny nakład pracy	55	2,00
Zajęcia wymagające bezpośredniego kontaktu z nauczycielem	30	1,00
Praca własna studenta (studia literaturowe, przygotowanie do zajęć laboratoryjnych/ćwiczeń, przygotowanie do kolokwίων/egzaminu, wykonanie projektu)	25	1,00